



VISUALIZAÇÃO DA AÇÃO DE EXTENSÃO

AÇÃO DE EXTENSÃO

Título:	Linguagens de descrição de Hardware em Circuitos Lógicos				
Ano:	2021	Nº Bolsas Concedidas:	0		
Período de Realização:	11/09/2021 a 20/11/2021		Nº Discentes Envolvidos:	0	
Área Principal:	TECNOLOGIA E PRODUÇÃO		Público Estimado:	80	
Unidade Proponente:	DEPARTAMENTO DE ENGENHARIAS E TECNOLOGIA - PAU DOS FERROS	Área do CNPq:	Engenharias		
Tipo:	CURSO				
Municípios de Realização:	PAU DOS FERROS - RN				
Espaços de Realização:	ufersa campus pau dos ferros				
Fonte de Financiamento:	AÇÃO AUTO-FINANCIADA				
Modalidade do Curso:	A Distância		Tipo do Curso:	CAPACITAÇÃO	
Tipo do Evento:		Carga Horária:	60	Quantidade de Vagas:	80
Url da Ação:	https://sigaa.ufersa.edu.br/sigaa/link/public/extensao/visualizacaoAcaoExtensao/3402				

RESUMO

Verilog/SystemVerilog é uma linguagem de descrição de hardware bastante utilizada em designs houses para fabricação de circuitos integrados digitais. Neste curso será visto os conceitos iniciais desta linguagem.

PROGRAMAÇÃO

Encontros síncronos quintas (14:00 às 15:00) e sextas (16:00 às 17:00).
Link da videochamada: <https://meet.google.com/gud-thoo-uco>

PÚBLICOS ALVO

INTERNO:

Discentes dos cursos de Tecnologia da Informação, de Engenharia de Software e de Engenharia de Computação da UFRSA

EXTERNO:

alunos de cursos de tecnologia de instituições de ensino superior

MEMBROS DA EQUIPE



VERONICA MARIA LIMA SILVA
Categoria: DOCENTE
Função : **Coordenador**

LISTA DE FOTOS

Não há fotos cadastradas para esta ação

CLIQUE AQUI PARA FAZER A SUA INSCRIÇÃO

<< voltar